

P S I - II のコンパイラ

4Q-9

近藤誠一
三菱電機(株)佐藤泰典
沖電気工業(株)近山隆
(財) ICOT

1. はじめに

第五世代コンピュータプロジェクトの一環とし、ICOTにおいてマルチPSIの要素プロセッサを開発した。このプロセッサはWAM^[1]に基づく機械語命令を実装し、スタンド・アロン・システムPSI-IIとしても用いられている。PSI-IIは、PSI同様、オペレーティングシステムとしてSIMPOSを搭載している。SIMPOSはPrologにオブジェクト指向機能を付加した言語ESPをサポートしており、それ自身すべてESPで書かれている。本稿ではレジスタ割り付け、及び、構造体のインデキシング等の最適化手法を中心にPSI-IIのコンパイラについて示す。

2. 概要

WAM命令セットは以下の点特徴的である。

- ・述語呼び出しの引数としてレジスタを用いる。
- ・種々のインデキシングの手法により、高速に該当するクローズを選択する。

したがって、コンパイラは、レジスタ割り付け等高度な最適化をはかることができる。反面、実用的な速度でコンパイルできることも重要である。PSI-IIでは以下のような手順でESPプログラムがコンパイルされる。

- ・オブジェクト指向言語でいわれるクラス単位でクローズを抽出する。クラスがひとつのコンパイル単位となり、クラス内の呼び出しは相対番地で、クラス間の呼び出しは原則としてメソッドと呼ばれる動的な呼び出しで行われる。
- ・クローズ単位でコンパイルする。
- ・述語単位にインデキシング命令を生成する。
- ・ラベルの解決、コード生成を行う。
- ・継承解決を行い、オブジェクト指向機能のための各種テーブル、クラスオブジェクトを生成する。

なお、PSI-IIのコンパイラ自身、すべてESPで書かれている。

```
A * ... temporary 変数 (レジスタ) 0 から始まる。
Y * ... permanent 変数。0 から始まる。
get __XX V0,V1 ... V0 から V1 へ get
put __XX V0,V1 ... V1 を V0 へ put
```

図1. 記法

3. クローズのコンパイル

クローズのコンパイルは以下の方針で行われる。

- ・引数のgetは前から順に、putは後から順に行う。[2]

のようにクローズの性質により順序をかえることはしない。

- ・組込述語に関しては、それぞれの述語専用の命令に対し、任意の引数レジスタで入出力を行う。(図2. 括弧内の命令は省略可能である。) 入力引数はput系命令で与え、出力引数は組込述語命令に続くget系命令で得られる。また、組み込み述語の前後では出力引数を除きレジスタの値は元の値が保証される。
- ・図3のようにレジスタ上にある定数や、変数を優先的に用いる。

4. リストの生成とレジスタの制限

リストを引数として生成する際、図4の(2)のように前方から生成する方法と(3)のように後方から生成する方法が考えられる。PSI-IIでは、合成命令unify_listの導入もあり、前方から生成するほうが速度、コード量の面で有利である。しかし、図4のように、各要素が構造体の場合それらの生成のためにより多くのレ

```
p(X,Y) :-
    add(Y,X,Z),
    q(X,Z).

add(X,Y,Z)
    | get
    ( put_value A0,A0 ) % X
    ( put_value A1,A1 ) % Y
    add(A1,A0,A1)
    ( get_tr_variable A1,A1 ) % Z
    ( put_value A0,A0 ) % X
    execute q/2
```

図2. 組込述語のレジスタ割り付け

```
p(S,T) :-
    q(S,T),
    U is T /\ 16#*7FFFFFFF,
    r(16#*7FFFFFFF,T,U).

allocate(1)
get_variable A1,Y0 % get T
call q/2
put_value A1,Y0 % put T
put_constant A0,7FFFFFFF
and(A1,A0,A2)
execute_with_deallocate r/3
```

図3. レジスタ上の定数の利用

Compiler of PSI-II

Sei-ichi KONDOH,

Yasunori SATOH,

Takashi CHIKAYAMA

MITSUBISHI ELECTRIC Corp. OKI ELECTRIC INDUSTRY Corp. ICOT

ジスタを必要とする。したがって、レジスタの個数の制限により、以下のようにしていずれの手法を選択するかを決定する。コンパイラ自身もESPにより記述されているので、それぞれの条件が満足されなかった時点で失敗し、次のオルタナティブに進む。

(1) 変数を含まない構造体の場合は特別な命令を用いて、直接、put, get, unify を行う。

(2) 前方からリストを生成する。レジスタの制限に達した時点で失敗する。

(3) 後方からリストを生成する。レジスタの制限に達した時点で失敗する。

(4) レジスタ番号を決定する際、最適化よりも、あいている小さな番号のレジスタを優先する。

(5) (4) で制限を越えたものについて permanent 変数とする。(環境フレームに退避させる。)

PS I-II では32個のレジスタが用意されているので、大部分は(2)で充分である。多くのレジスタを必要とするのは、上記のように構造体がネストしている場合と組み込み述語が連続して現れた場合等が考えられる。

5. 構造体のインデキシング

ESPではスタック上の構造体としてベクタをサポートしている。ベクタは要素数固定の配列である。先頭要素がアトムで要素数が2以上のものについては複合項と同様の記法を許している。{X, Y}, f(1), {g(a)}等がベクタである。{f, 1}とf(1)は等価である。関数子は必ずしもアトムとは限らないので、そのインデキシングの方法も従来のものとは異なる。複合項の場合、関数子とその引数個数により一意に該当するものが決定されるが、ベクタの場合、先頭要素として未定義変数を含め、すべてのデータタイプが許される。したがって、ベクタ {X, Y} は f(0), g(a), {1, 2} のいずれともユニファイが成功する。

PS I-II ではベクタをその先頭要素と長さを元にアトム化データにコード化して、その後は定数のインデ

```

p(X) :- q([a(X),b(X),c(X),d(X)])    put_vector_2 A1      \ d(X)
                                     unify_atom d
                                     unify_l_value A0
                                     put_list A2
                                     unify_value A1      \ [
                                     unify_value A1      \ d(X)
                                     unify_atom []        \ ]
                                     put_vector_2 A1      \ c(X)
                                     unify_atom c
                                     unify_value A0
                                     put_list A3
                                     unify_value A1      \ c(X)]
                                     unify_value A2      \ [d(X)]
                                     put_vector_2 A1      \ b(X)
                                     unify_atom b
                                     unify_value A0
                                     put_list A2
                                     unify_value A1      \ b(X)]
                                     put_list A2
                                     unify_value A3      \ {c(X),...}
                                     put_vector_2 A1      \ a(X)
                                     unify_atom a
                                     unify_value A0
                                     put_list A0
                                     unify_value A1      \ [
                                     unify_value_t A1     \ a(X)
                                     unify_list
                                     unify_value_t A2     \ b(X)
                                     unify_list
                                     unify_value_t A3     \ c(X)
                                     unify_list
                                     unify_value_t A4     \ d(X)
                                     unify_atom []
                                     execute q/1
execute q/1

```

(2)

図4. リストの生成

キシングと同様の手法を用いることができるようにした。たとえば、ハッシュ付きのインデキシングもコード化されたアトム化データを用いて実現することができる。

コード化用の命令encode_vectorは先頭要素により、以下のように処理される。

encode_vector A1:A2.Lelse.Lvar

アトム化: A1の内容をコード化してA2に入れ、次命令に進む。

未定義変数: Lvarにジャンプする。

その他: Lelse にジャンプする。

この命令はswitch_on_term等でA1がベクタであることが保証されている場合に限る。

Lvarの先はiに対応するヘッド引数がベクタであるクローズすべてが選択され、Lelseの先は、先頭要素がアトムでないベクタであるクローズが選択される。

図5に例を示す。

6. おわりに

レジスタ割り付け、構造体のインデキシングを中心にPS I-IIのコンパイラについて示した。5のベクタのインデキシングの手法は、リストの先頭要素をキーにしたインデキシングに容易に拡張することができる。

【参考文献】

- [1] D.Warren "An Abstract Prolog Instruction Set" AI Center, SRI International 1983
- [2] S.Abe et al., "A New Optimization Technique for a Prolog Compiler." Compcon 86 Spring

```

p([1,2]).
p({}).
p(f(X)).
p([X,Y]).

```

```

jump_on_non_vector A0,L12else,L04var
encode_vector A0,A1,L11else,L03var
jump_on_value A1,int2,L00
jump_on_value A1,int0,L01
jump_on_value A1,f/1,L02
jump L11
L00: try L05 \ Size = 2
    trust L11 \ First is not atom.
L01: try L07 \ Size = 0
    trust L11
L02: try L09 \ f/1
    trust L11
L03: try L05 \ first is variable
    retry L07
    retry L09
    trust L11
L04: try_me_else L06
L05: [ p([1,2]) ]
L06: retry_me_else L08
L07: [ p({}) ]
L08: retry_me_else L10
L09: [ p(f(X)) ]
L10: trust_me_else_fail
L11: [ p([X,Y]) ]
L12: fail

```

図5. 構造体のインデキシング